Oc faz tam dalga denetlenebilir silisyum doğrultmaçlardan oluşan küprünün çözümlemesi

Kurtça Doğan, Arda Kısakürek

UDK: 621.382.233:621.314.6

ÖZEI

Bu yazıda üç faz tam dalga denetlenebilir silisyum doğrultmaçlardan (DSD) oluşan köprünün çözümlemesi yapılmıştır. DSD'lerin ateşleme sırası belirlenmiş ve çıkış dalga şekli ile DSD üzerindeki gerilimin dalga şekli çeşitli gecikme açıları için tartışılmıştır. Köprünün gecikme açısına göre evirgeç (inverter) olarak çalışması da anlatılmıştır.

SUMMARY

Operation of the three-phase full trave silicon controlled rectifier bridge is analysed.

Triggering sequence of the SCR's is determined and waveforms and voltage waveforms across the SCR's for various delay angles are discussed.

Inverter mode of operation in relation to the delay angle is described.

İncelememize güç kaynağı, trafo, tam dalga köprüsü, süzgeç bobini, süzgeç sığacı ve yükten oluşan sistemi göz önüne alarak başlayalım (Şekil 1).

Burada güç kaynağı Uç fazlıdır; trafo üçgen-yıldız bağlanmıştır; tam dalga köprüsünün koruma devreleri *(snubber)* çözümlemeyi yalınlaştırmak için yok kabul edilmiştir; yükün niteliği ise ele alınmamış, çözümleme herhangi bir yük için yapılmıştır.

Sistemin trafodan sonraki bölümünü göz önüne alırsak, g toprak gerilimi olmak üzere, trafoyu gerilim kaynakları, endüktans ve dirençlerden oluşmuş kabul edebiliriz. Aynı şekilde, süzgeç bobinleri direnç ve endüktans olarak modellenebilir (Şekil 2).

Şekil 2'de ewg,W noktasının toprağa ģöre gerilimini, yani, trafonun üçgen kısmının bir kolundaki gerilimini göstermektedir. e_{yg} ve e_{ig} de öteki kolların gerilimleridir. r_s ve L_s trafonun her bir kolunun direnç ve endüktans değerleri, Rf ve Lf ise süzgeç bobininin direnç ve endüktans değerleridir, p noktası, köprünün doğru akım yolunun artı noktası ile birleştiği yeri; n noktası ise köprünün, doğru akım yolunun eksi noktası ile birleştiği yeri göstermektedir.

Kurtça Doğan ve Arda Kısakürek, NASAŞ

ELEKTRİK MÜHENDİSLİĞİ 239



Birinci kısım

Şekil 1. Uç fazlı DSD'lerden oluşan tam dalga köprüsü.



Şekil 2. Birinci şeklin, ikinci kısmının idealize edilmiş devre elemanları ile gösterilmesi.

If köprüden geçen akım, $V_{\rm L}$ yük gerilimi, $I_{\rm L}$ ise yük akımıdır. DSD'ler genel tanıma uyularak Şekil 2'deki gibi numaralanmıştır. Yani, 1 inci DSD W ile P noktası arasında yer almaktadır, vb.

Şekil 3a'da sırası ile $V_{_{wg}},\,V_{_{yg}}$ ve $V_{_{zg}}$ gerilimleri görülüyor. Bir kez daha hatırlatalım ki bunlar her fazın nötr noktasına göre gerilimleridir. Gener fazin notr noktasina gore gerifimleridir. Ge-rilimler arasında 120° faz açısı vardır. Şekil 3a nın çizimi ut'nin çeşitli değerlerine göre yapıl-mıştır, tüt "30° iken Yzg"0, V_{wg} «+/3?2 V.b. ve Vyg--/J/2 V.b. dir. ut - 60° iken V_{wg} -+V_{e>b}. ve V «V_zB«- 1/2 V_e.b. dir. ut - 90° de V_{yg}-0 olur. V_{wg}-+/T/2 V_e.b., V_{zg} --/572 V_e.b.dir.

Şekil 3a'y^a bakarak hangi DSD'leri, ne zaman ateşleyeceğimize karar vermeliyiz:

ut* 30° iken V en artı ve Vyg ise en eksidir. Şu halde akım w den hareketle yükten geçerek y ye gelmelidir, bu ise yolun w, DSDi, p, yük, n, DSDg ve y noktalarından geçmesini gerektirir. Böylece ut - 30° için 1 inci ve 6 inci DSD'lerin ateşlenmesi gerekir,

ut «90° iken V_{wg} en artı ve V.^ en eksidir. Şu halde akım, w den hareketle yükten geçerek z ye gelmelidir; bu ise yolun w, DSDı, P» yük» n> DSD2 ve z noktalarından geçmesini gerektirir. Bunun içinse, oot«90° iken 1 inci ve 2 nci DSD'ler ateşlenir. Burda 6 ncı DSD yerine 2 nci DSD ateşlenmiş tir.

ELEKTRİK MÜHENDİSLİĞİ 239

Aynı şekilde düşünmeye devam edilerek ut • 150° için 3 üncü ve 2 nci DSD'lerin; ut »210° için 3 üncü ve 4 üncü DSD'lerin; ut=270° için 5 inci ve 4 üncü DSD'lerin; ut-330° için 5 inci ve 6 ncı DSD'lerin ateşlenmesi gerektiği bulunur. Burada dikkati çeken bir nokta, her bir DSD'nin 2 kez üst üste ateşlendiği ve sonra da sırasını bir başka DSD'ye bıraktığıdır.

Altı DSD'nin her biri bir dönem boyunca köprünün iletimine değişik zamanlarda katılmak zorundadır. Bu zorunluluk üç fazlı köprünün yapısından gelir. Bunun sonucu olarak bir köprüde altı değişik tip ateşleme olması gerekir. Şu halde her değişik ateşleme aralığı 60° olmalıdır. Halbuki bir dönem boyunca herhangi bir faz-nötr geriliminin, öteki faz-nötr gerilimlerine göre artı olduğu süre ancak 120° dir (fazlar arası 120° dir). 60° de bir ateşleme olması gerekliliği ile bir fazın 120° lik süre içinde ötekilerden daha artı olduğu düşünülürse, artı olan faza ilişkin DSD'nin iki kez peşpeşe iletimde bulunma gerekliliği kendiliğinden ortaya çıkar.

Sonuçta, Şekil 3b'deki ateşleme sırası elde edilir.

Yukarıda anlatıldığı gibi, bir dönem boyunca bir-birinden 60° farklı 6 adet ateşleme olması gerekir. Yani 6 adet değişim aralığı olmalıdır. Her değişim aralığında bir grup DSD iletimden çıkarak, yeni bir grup iletime girmektedir (Şekil 3c). Örneğin 1 inci değişim aralığında (commutation) 5 inci DSD iletimden çıkarak 1 inci DSD iletime girer. 2 nci değişim aralığında ise 6 ncı DSD iletimden çıkarak 2 nci DSD iletime girer.

Yine değişim aralığının incelenmesi ile üç ayrı tip iletim görülür, örneğin,1 inci değişim aralı-ğının bir bölgesinde 5 ve 6 ncı DSD'ler, bir böl-gesinde 1 ve 6 ncı DSD'ler ve bir bölgesinde de 1,5 ve 6 nci DSD'ler iletimdedirler. Bu nedenle her değişim aralığı üç alt bölgeye ayrılır (a, b ve c). a bölgesine gecikme, b bölgesine değişim (commutation) ve c bölgesine de serbest iletim denir (Şekil 3d). a bölgesi a gecikme açısı ile, b bölgesi ise u değişim açısı ile tanımlanır [1].[2].

0 < ut < a iken yani 1 inci değişim aralığının a gecikme bölgesinde sadece 5 ve 6 nci DSD'ler iletimdedir. Akım yolunu çizersek (Şekil 4), akımın z, DSD, p, yük, n, DSDg ve y noktalarını izledi-ğini görürüz. Bu durunda Vpn-Vpg-Vng olur. öte yandan iletimde olan DSD kısa devre, yani üzerindeki gerilim düşimü yok varsayılırsa V_{pg} - V_{zg} ve $V_ng \gg V_{yg}$ dir. Buradan V_{pn} - V_zg -Vyg olur.

Şekil 3e'nin la aralığında 5 inci DSD iletimde

olduğundan $V_{p_g} - V_{z_g}$ ve 6 ncı DSD jiletimde oldu-ğundan $V_{p_g} - V_{y_g}$ dir. Vp_'yi bulmak için Şekil 3f'de la aralığında iki gerilimin farkı alınır. Yani V_{p_g} aynen çizilir. Vjg ise önündeki eksi işaretinden dolayı ut eksenine göre simetriği alınarak çizilir. Bu iki eğri her nokta için toplanınca, V_{pn} Şekil 3f'nin la aralığı için bulunur.

ut«=a iken 1 inci DSD'ye geçit gerilimi uygulanır (DSD ateşlenir). Başka bir deyişle, Vwg gerilimi de devreye girer.



Şekil 3. 30° lik gecikme açısı için çıkış dalga şekli t

- a) w,y,z noktalarının nötr noktasına göre gerilim dalga şekilleri
- b) DSD'lerin ateşleme sırası
- c) Altı adet değişim aralığı
- d) Değişim aralıklarının alt bölgeleri
- e) Köprünün p ve n noktalarının nötr noktasına göre dalga şekilleri D Köprünün ayaş dalga şekil
- f) Köprünün çıkış dalga şekli



 $a\!<\!u)t\!<\!u\!+\!a$ iken, yani, lb aralığında hâlâ $V_{_Z}g\!\!>\!\!V_{_{_{Yg}}}$ dir.

Başka bir deyişle, z, y ye göre artıdır. Akm 5 inci ve 6 ncı DSD'lerden akmaya devam eder. Bu anda, 1 inci DSD de iletimdedir, öte yandan V_{w_g} >Vyg olduğundan 1 inci DSD'nin akımı I_c değişim akımı olarak 5 inci DSD'nin üzerinden ters yönde akar (Şekil 5).

Yine $V_{wg} > V_{zg}$ olduğundan 1 inci DSD'den geçen akı mm bir bölümü 6 ncı DSD'den akar. Bu son durumu ihmal edersek, sadece IR ve i olarak akım yollarını Şekil 5'deki gibi çizebiliriz. Bu durumda Vpn gerilimi V»g, Vyg ve V_zg gerilimlerinin cebir sel toplamıdır.

Şekil 3e'den görüldüğü gibi lb aralığında " $p_g \cdot V_{wg} + V_g$ ve $V_g \cdot V_g$ dir. V_{pg} ve V_{ng} 'nin cebirsel toplamı allnarak Şekil 3£ 'de lb aralığı için V_{p_n} gerilimi bulunur'

u + ot<ut<u + ot + c iken, yani, lc aralığında değişim bitmiştir. 5 inci DSD'den iletim ve tıkama yönünde akan akımların toplamı tutma akımı altına düşmüş ve 5 inci DSD kesime gitmiştir. İletimde sadece 1 inci ve 6 ncı DSD'ler vardır. Bu durum için akım yolu Şekil 6'daki gibidir.

Şekil 3e'de lc aralığında $V_{\rm p}g\text{-}V_{\rm wg}$ ve Vjjg-Vyg dir. Şekil 3f'de ise lc'de Vp_n gerilimi bulunmuştur.

Şimdi ikinci aralığı inceleyelim.

ct+u+c < ü)t<2a + u+c iken akım yolu Şekil 6' d ak i gibidir. Sözkonusu edilen gerilimler ise Şekil 3e'de V ve V dir. V ise Şekil 3f'deki gibidir. Dikkat edilirse 2a aralığı lc aralığınır dalga şekilleri ve akım yolları açısından bir devamıdır.

2a + u + c < wt < 2a + 2u + ciçin akım yolu Şekil / deki gibidir. Burada 2 nci DSD iletime girmiştir ama 6 ncı DSD iletimden çıkmamıştır. 6 ncı DSD

ELEKTRİK MÜHENDİSLİĞİ 239



Sekil 6. a+u<wt<a+u+c ifin akanı yoiu. Îletimde yalnızca 1 inci ve 6 ncı DSD'ler var.



 $\mathbf{Ceiil} \ \mathbf{7.} \ \mathbf{a} + \mathbf{u} + \mathbf{c} < \mathbf{ut} < \mathbf{2a}$ + 2u+c için akım yolu IDSD6 $=I_f - I_c$



Şekil 8. 3a + 2u + 2c < ut < 3a+ 3u + 2c için akım yolları.



ÇeJkil 9. $a = 0^{\circ}$ için *dalga şekilleri*. Şekil 10. $a = 30^{\circ}$ için dalga şekilleri. Şekil 11. a»60° için dalga şekilleri. Sakil 12. $a = 90^{\circ}$ için dalga şekilleri. Şekil 13. ot'120° için dalga şekilleri. Şekil 14. o-150° için dalga şekilleri.

ELEKTRİK MÜHENDİSLİĞİ 239

Not:. Şekil 9, 10, 11, 12, 13, 14 için;

- a) Uç faz gerilimi
- b) Ateşleme vuruşları
- c) p ve n noktalarının dalga şekilleri
- d) Çıkış dalga şekli
- e) 1 inci DSD üzerindeki dalga şekli
- f) 4 üncü DSD üzerindeki dalga şekli

üzerinden $V_{vg} > Vyg$ olduğundan İR akar, ama Vyg>Vzg olduğundan da ters yönde Ic akar. I_c akımı y, DSD6, n, DSD2 ve z yolunu izler. 6 ncı DSD, IR-I_c tutma akımına eşit olana kadar iletimde kalır. 2u aralığında bütün faz gerilimleri hesaba katılır (Şekil 3e ve 3f).

2a + 2u+c < ut < 2a + 2u + 2c iken iletimde yalnızca 1 inci ve 2 nci DSD'ler vardır.

2a + 2u + 2c < ut < 3a + 2u + 2c iken akun yine 1 inci ve 2 nci DSD'lerden akar. V_{wg} ve V_{zg} gerilimleri söz konusudur.

30 + 2u-t-2c < tı)t<3a + 3u+2c için akım yolları Şekil 8'de çizilmiştir. Burada 3 üncü DSD iletime geçer. 1 inci DSD üzerinden birbirine ters yönlü iki akım akar.

İncelememizi bu biçimde sürdürebiliriz.

Şimdi de ilk ateşleme vuruşunun, yani, 1 inci ve 6 ncı DSD'lere uygulanan gerilimin, ait - 0 dan başlayarak cot'nin daha büyük değerlerine doğru kaydırıldığını düşünelim.

Şekil 9b'de 1 inci ve 6 ncı DSD'lerin ateşleme vuruşları tüt "O da uygulanmıştır.

Şekil 10b'de ilk ateşleme vuruşu oot»30° de uygulanmıştır.

Şekil İlb'de ilk ateşleme vuruşu ut«60° de uygulanmıştır.

Şekil 12b'de ilk ateşleme vuruşu ut*90° de uygulanmıştır.

Şekil 13b'de ilk ateşleme vuruşu ut- 120° de uy-gulanmıştır.

Şekil 14b'de ilk ateşleme vuruşu ut-150° de uygulanmıştır.

Şekil 9, 10, 11, 12, 13, Uc'de ilk ateşleme vuruşunun uygulandığı zamana bağlı olarak V_p ve V_n gerilimlerinin alacağı şekiller görülmektedir.



Şekil 15. a • 90° için çıkış' gerilim ve akımının dalga şekilleri (Gecikmesiz, 2,5 ms gecikmeli, 5 ms gecikmeli).

Şekil 9, 10, 11, 12, 13, 14d'de ise yine çeşitli ateşleme açıları için elde edilen çeşitli Vp_ gerilimleri vardır.

Şekil 9, 10, 11, 12, 13, 14e'de 1 inci DSD üzerindeki dalga şekli ve f de ise 4 üncü DSD üzerindeki dalga şekli görülmektedir.

Şekil 9e'yi elde etmek için V^ = V $_{_{\rm WG}}$ - V $_{_{\rm PY}}$ bağıntısı kullanılır [3] , [4] .

Bu eğrilerin incelenmesinde şu noktalar dikkati çeker: Gecikme açısının 60° den büyük olması durumunda köprünün eksi yarısı, köprünün artı yarısından daha artı olur. Yani, bazı durumlarda Vn, Vp den daha artıdır. Yük direnil ise, ters akım DSD'leri kesime sokacağından bu durum hiçbir zaman görülmez ve Vp, "0 olur. Ama, yük endüktif ise akan akım hemen kesilmeyeceğinden, çıkış gerilimi eksi olabilir. Bu durumda akımın kesileceği süre, yük devresinin zaman değişmezi ile belirlenir. Şekil 15'de, 90° faz gecikmesi için kesintili akımın tipik dalga şekli verilmiştir. Gecikme açısı 90° ile 180° arasında ise sistem evirgeç olarak çalışır; çünkü güç akışı, yükün motor olması halinde DA kısmından AA kısmına doğru olur. Bu durumda p noktası eksi, n noktası ise artıdır [3].

KAYNAKLAR

- Lipe, Thomas A., Analog Computer Simulation of a Three-Phase Full-Wave Controlled Rectifier Bridge. Proc. IEEE, Cilt 57, s.2137-2146, Aralık 1969.
- [2] *Tsivitse, P.J.,* Electrical Design and Perförmance Features of New "RPM", Rectified Pover Motors. Reliance Electric Company C-5007-1.
- [3] Ludbrook, A., ve R.M.Murray, A Simplified Technique for Analyzing the 3-Phase Bridge Rectifier Circuit. IEEE Transactions on Industry and General Applications, s.182-187, Mayıs/Haziran 1965.
- [4] Dale, R.G., Detailed Analysis of the 3-Phase Full-Wave Rectifier Bridge and İts Output Performance Characteristics. IEEE Uinter General Meeting bildirisi, New York, Ocak/ Şubat 1963.
- [5] Rice, J.B., ve E. Latrrence Nickels, Commutation du/dt Effects in Thyristor 3-Phase Bridge Converters, IEEE Transactions on Industry and General Applications, Cilt IGA-4 s.665-672, Kasım/Aralık 1968.

GENEL KAYNAKLAR

- Kısakürek, A. ve K.Doğan, "Denetlenebilir Silisyum Doğrultmaçlar". Elektrik Mühendisliği, 224/Ağustos 1975, s.367-378.
- Alexandrovitz ve Z.Zabar, "Analog Computer Simulation of Thyristorized Static Svitch as Applied to DC motor Speed Control". IEEE Trans. Ind. Electronics and Cont. Inst.,-Cilt IECI-18, s.1-6, Şubat 1971.

ELEKTRİK MÜHENDİSLİĞİ 239